# PATENT ABSTRACTS OF JAPAN

(11) Publication number: 2000069371 A

(43) Date of publication of application: 03.03.00

(51) Int. CI

H04N 5/335 H04N 5/228 H04N 9/04

(21) Application number: 10237143

(22) Date of filing: 24.08.98

(71) Applicant

SONY CORP

(72) Inventor:

SASE MASATOSHI TESHIROGI HIDEHIKO YASUSATO SHIGENOBU

# (54) SHADING CORRECTION DEVICE

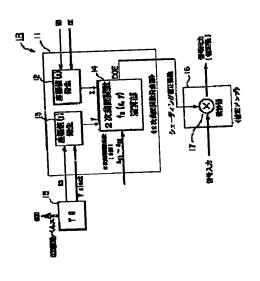
## (57) Abstract:

PROBLEM TO BE SOLVED: To provide a shading correction device that attains electronic handshake correction and shading correction with high performance, even at irregular drive an image pickup device such as an electronic zoom.

SOLUTION: A coordinate value generating section 12 of a quadratic curved face function generator 11 uses a horizontal synchronizing signal HD as a reset signal to count a clock signal CK, so as to obtain a coordinate value X in the horizontal direction and a coordinate value generating section 13 uses a sensor gate pulse SG of an imaging device as a reset signal to count a vertical transfer pulse VCLK of the image pickup device and to obtain a coordinate value Y. A quadratic curved face shading calculates arithmetic section 14 correction coefficient COE corresponding to the coordinate values, X, Y, by using a quadratic curved face function coefficient fR (X, Y) and a multiplier 17 which is the component of a correction amplifier 16, multiplies an image pick-up signal outputted

from the image pickup device by the shading correction coefficient COE to apply shading correction to the image pickup signal.

COPYRIGHT: (C)2000,JPO



## (19)日本国特許庁(JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号 特開2000-69371 (P2000-69371A)

(43)公開日 平成12年3月3月(2000.3.3)

		38 PH 227 EI	FI			テーマコード( <del>参考</del> )
(51) Int.Cl. <sup>7</sup>		酸別記号	H04N	5/335	P	5 C 0 2 2
H 0 4 N	5/335		110 111	5/ <b>22</b> 8	Z	5 C 0 2 4
	5/228			9/04	В	5 C 0 6 S
	9/04			3/01		

# 審査請求 未請求 請求項の数8 〇L (全 7 頁)

(21)出顧番号	<b>特願平10-237143</b>	(17)	000002185 ソニー株式会社
(22) 出顧日	平成10年8月24日(1998.8.74)	(72)発明者	東京都品川区北品川6 『目7番35号 佐瀬 昌利 東京都品川区北品川6 『目7番35号 ソニ 一株式会社内
			手代木 英彦 東京都品川区北品川 6 「目7番35号 ソニ 一株式会社内
		(72)発明者	安里 成伸 東京都品川区北品川 6 「目7番35号 ソニ 一株式会社内
			最終頁に続く

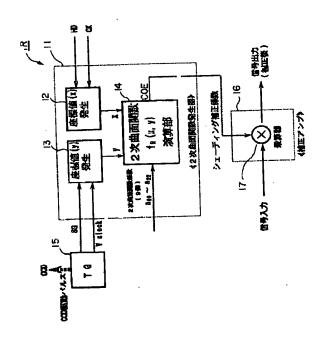
## 最終頁に続く

# (54) 【発明の名称】 シェーディング補正装置

## (57)【要約】

【課題】 電子式手ぶれ補正や電子ズーム等の撮像素子 の変則的駆動時でも高性能のシェーディング補正を可能 とするシェーディング補正装置を提供すること。

【解決手段】 2次曲面関数発生器11の座標値発生部 **12で水平同期信号HDをリセット信号としてクロック** 信号CKをカウントすることにより水平方向の座標値X を得るとともに、座標値発生部13で撮像素子のセンサ ーゲートパルスSGをリセット信号として撮像素子の垂 直転送パルスV<sub>CLK</sub>をカウントして座標値Yを得る。こ の座標値X, Yを2次曲面関数演算部14において、2 次曲面関数係数  $f_R(X,Y)$  によって座標値XとYに 対応したシェーディング補正係数COEを演算し、補正 アンプ16を構成する乗算器17で撮像素子より出力さ れる撮像信号とシェーディング補正係数COEとを乗算 して撮像信号のシェーディング補正をする。



## 【特許請求の範囲】

【請求項1】 水平同期信号をリセット信号としてクロック信号をカウントすることにより得られる水平方向の座標値と撮像素子のセンサーゲートパルスをリセット信号として撮像素子の垂直転送パルスをカウントすることにより得られる垂直方向の座標値とをN次曲面関数係数(Nは2以上の整数)によって近似したシェーディング補正係数を発生するN次曲面関数発生手段と、

前記撮像素子より出力される撮像信号に前記N次曲面関 数発生手段より出力される前記シェーディング補正係数 をかけてシェーディング補正をするシェーディング補正 手段と、

を備えることを特徴とするシェーディング補正装置。

【請求項2】 前記撮像素子として赤色画像用、緑色画像用および青色画像用の撮像素子を備え、前記シェーディング補正手段として前記赤色画像用および前記青色画像用の撮像素子のシェーディングをそれぞれ補正する第1および第2のシェーディング補正部を有し、前記第1および第2のシェーディング補正部では、それぞれ前記赤色画像用および青色画像用の撮像素子のシェーディングが前記緑色画像用の撮像素子のシェーディングとほぼ一致するようにシェーディング補正が行われることを特徴とする請求項1記載のシェーディング補正装置。

【請求項3】 前記撮像素子として赤色画像用、緑色画像用および青色画像用の撮像素子を備え、前記シェーディング補正手段として前記赤色画像用、緑色画像用および青色画像用の撮像素子のシェーディングをそれぞれ補正する第1、第2および第3のシェーディング補正部を有し、前記第1、第2および第3のシェーディング補正部を部では、それぞれ前記赤色画像用、緑色画像用および青色画像用の撮像素子のシェーディングがほぼゼロとなるようにシェーディング補正が行われることを特徴とする請求項1記載のシェーディング補正装置。

【請求項4】 前記センサーゲートパルスは、前記撮像素子を駆動する駆動パルスを発生するタイミングパルス発生器から出力されることを特徴とする請求項1記載のシェーディング補正装置。

【請求項5】 前記撮像素子の垂直転送パルスは、前記 撮像素子を駆動する駆動パルスを発生するタイミングパ ルス発生器から出力されることを特徴とする請求項1記 載のシェーディング補正装置。

【請求項6】 前記N次曲面関数発生手段は、前記水平同期信号をリセット信号として前記クロック信号をカウントすることにより水平方向の座標値を得る第1の座標値発生部と、前記撮像素子のセンサーゲートパルスをリセット信号として前記撮像素子の垂直転送パルスをカウントすることにより垂直方向の座標値を得る第2の座標値発生部と、前記水平方向の座標値と前記垂直方向の座標値とをN次曲面関数係数によって近似したシェーディング補正係数を発生するN次曲面関数演算部とを備える

ことを特徴とする請求項1記載のシェーディング補正装 置

【請求項7】 前記シェーディング補正手段は、前記撮像素子より出力される撮像信号に前記N次曲面関数発生手段より出力される前記シェーディング補正係数をかけてシェーディング補正をした撮像信号を出力する乗算器を備えることを特徴とする請求項1記載のシェーディング補正装置。

【請求項8】 前記シェーディング補正手段は、前記N次曲面関数発生手段より出力される前記シェーディング補正係数をアナログ信号に変換するD/Aコンバータと、前記撮像素子から出力されるアナログの撮像信号を入力して前記D/Aコンバータで変化されたアナログのシェーディング補正係数によりゲインをコントロールしてこのアナログの撮像信号を出力するゲインコントロールアンプとを備えることを特徴とする請求項1記載のシェーディング補正装置。

## 【発明の詳細な説明】

[0001]

【発明の属する技術分野】この発明は、撮像素子読み出し電子式手ぶれ補正や、撮像素子読み出し電子ズームなどの撮像素子のから読み出しが変則読み出しの場合でも、正しくシェーディング補正を行うことができるようにしたシェーディング補正装置に関する。

## [0002]

【従来の技術】多板式カラービデオカメラにおいて、各 撮像素子、たとえば、CCD固体撮像素子などの感度む らなどで発生するシェーディングによって、クロマシェ ーディング(色むら)や輝度シェーディング(輝度むら) が生じる。従来、これらのシェーディングを補正するた めに、各撮像素子の感度を撮像面の複数個所で測定して 同じ傾向の撮像素子を使用する方法(トリオリング) や、垂直や水平のパラボラ波形信号によってシェーディ ングを電気的に補正する方法などが提案されている。 【0003】しかしながら、トリオリングはシェーディ ングの傾向が同じイメージャを選別して使用するもので あり、選別の手間が大きく、大量生産に不向きである。 また、パラボラ波形信号などによって、シェーディング を補正するものによれば、補正の自由度が小さく、どの ようなシェーディングでも補正できるわけではない。そ こで、特開平08-79773号公報ではこれを解決す るために、撮像素子より出力される撮像信号に補正係数 をかけて、シェーディング補正をすることが開示されて いる。

【0004】すなわち、この公報の場合には、2次曲面 関数発生器を座標値発生部と2次曲面関数演算部とで構成し、座標値発生部において、水平同期信号をリセット 信号として、クロック信号をカウントすることにより、 水平方向の座標値Xを得るとともに、水平同期信号をリ セット信号として水平同期信号カウントすることにより 垂直方向の座標値Yを出力する。これらの座標値Xと座標値Yを、2次曲面関数演算部において、2次曲面関数  $f_R(X,Y)$ によって座標値(X,Y)に対応した2次曲面関数演算部で演算し、このシェーディング補正係数COEを補正アンプにおいて、撮像素子から得られる 撮像信号にかけてシェーディング補正をするようにしている。

#### [0005]

【発明が解決しようとする課題】しかしながら、上記公報のシェーディング補正装置では、前記撮像素子読み出し電子式手ぶれ補正や撮像素子読み出し電子ズームなどの撮像素子の変則駆動によるCCD読み出し時に、水平同期信号、垂直同期信号をリセット信号としてクロック信号をカウントして得た座標値と、CCDから読み出した信号の座標値(ライン番号)と一致しなくなり、正しいシェーディング補正が行えなくなってしまうという課題がある。

【0006】この発明は、上記従来の課題を解決するためになされたもので、撮像素子読み出し電子式手ぶれ補正や撮像素子読み出し電子ズームシステムなどの撮像素子の変則駆動時においても、特にハードウェアを増加することもなく、従来と同様の高性能のシェーディング補正を行うことができるシェーディング補正装置を提供することを目的とする。

#### [0007]

【課題を解決するための手段】上記目的を達成するため に、この発明のシェーディング補正装置は、水平同期信 号をリセット信号としてクロック信号をカウントするこ とにより得られる水平方向の座標値と撮像素子のセンサ ーゲートパルスをリセット信号として撮像素子の垂直転 送パルスをカウントすることにより得られる垂直方向の 座標値とをN次曲面関数係数(Nは2以上の整数)によ って近似したシェーディング補正係数を発生するN次曲 面関数発生手段と、前記撮像素子より出力される撮像信 号に前記N次曲面関数発生手段より出力される前記シェ ーディング補正係数をかけてシェーディング補正をする シェーディング補正手段とを備えることを特徴とする。 【0008】この発明によれば、N次曲面関数発生手段 において、水平方向の座標値は水平同期信号をリセット 信号としてクロック信号をカウントすることにより得る とともに、撮像素子のセンサーゲートパルスをリセット 信号として撮像素子の垂直転送パルスをカウントするこ とにより垂直方向の座標値を得る。撮像素子の変則駆動 時に撮像素子の駆動パルスも通常駆動時とは異なる駆動 パルスになっても、撮像素子の駆動パルスと出力信号の 関係は一定であるから、この駆動パルスをカウントして 垂直方向の座標値を得ることにより、垂直方向の座標値 と出力信号の関係は撮像素子の変則駆動時でも一致す る。この水平方向の座標値と垂直方向の座標値とをN次 曲面関数によって近似したシェーディング補正係数を演 算し、このシェーディング補正係数をシェーディング補 正手段において撮像素子より出力される撮像信号にか け、シェーディング補正をすることにより、撮像素子の 変則駆動時でも、正しくシェーディング補正を行うこと ができる。

#### [0009]

【発明の実施の形態】以下、この発明の実施の形態について図面に基づき説明する。図1はこの発明によるシェーディング補正装置の第1実施の形態の構成を示すブロック図であり、図2は図1で示すシェーディング補正装置を適用した赤色画像用、緑色画像用および青色画像用のCCD固体撮像素子を備える3板式カラービデオカメラの構成を示すブロック図である。まず、この発明の理解を容易にするために、図1に示すこの発明によるシェーディング補正装置の第1実施の形態の具体的説明に先立ち、この第1実施の形態が適用されている図2の3板式カラービデオカメラから説明を行うことにする。

【0010】この図2に示す3板式カラービデオカメラは、クロマシェーディングの補正を行う場合の例を示している。この図2において、赤色画像用、青色画像用のCCD固体撮像素子(図示せず)より得られる赤原色信号R、青原色信号Bは、それぞれシェーディング補正手段として、それぞれシェーディング補正ブロック1R,1Bからホワイトバランスコントロールアンプ2R,2B,ガンマ補正回路3R,3Bを介してマトリクス回路4に供給される。

【0011】また、緑色画像用のCCD固体撮像素子(図示せず)から得られる緑色原色信号Gは、ホワイトバランスコントロールアンプ2G、ガンマ補正回路3Gを介してマトリクス回路14に供給される。マトリクス回路4では、色信号R、G、Bがマトリクス処理され、輝度信号Y、赤色差信号R-Yおよび青色差信号B-Yが出力される。前記シェーディング補正ブロック1R、1Bのうちのシェーディング補正ブロック1Rの内部構成は、図1に示すように構成されている。

【0012】図1において、N次曲面関数発生手段としての2次曲面関数発生器11は、座標値発生部12,13と2次曲面関数演算部14とから構成されている。座標値発生部12は座標値Xを発生するもので、座標値発生部12には、水平同期信号HDとクロック信号CKとが入力される。座標値発生部12は、この水平同期信号HDをリセット信号として、クロック信号CKをカウントすることにより、座標値Xを発生して2次曲面関数演算部14に出力する。

【0013】また、座標値発生部13は、座標値Yを得るものであるが、特にこの座標値発生部13は、CCD 固体撮像素子読み出し電子式手ぶれ補正やCCD固体撮像素子読み出し電子ズームなどのCCD固体撮像素子からの読み出しが変則読み出しのシステムの場合に、CC D固体撮像素子の駆動パルス(センサーゲートパルスS

G、垂直転送パルスVCLOCK)から座標値Yを生成するようにしている。すなわち、タイミング発生回路15から図示しないCCD固体撮像素子駆動用パルス(以下、CCD駆動パルスという)を発生させてCCD固体撮像素子を駆動すると同時に、このCCD駆動パルスであるセンサーゲートパルスSGと垂直転送パルスVclkを座標値発生部13に出力する。座標値発生部13は、このセンサーゲートパルスSGをリセット信号として垂直転送パルスVclkをかウントすることにより、座標値

Yを発生して2次曲面関数演算部14に出力する。 【0014】座標値発生部12で得られた座標値Xと、 座標値発生部13で得られた座標地Yは2次曲面関数演 算部14において、次の(数1)に示すような2次曲面関 数係数f<sub>R</sub>(X, Y)に対応してシェーディング補正係 数COEを演算する。

[0015]

【数1】

$$V_{CLK} \mathcal{E}_{D} \mathcal{D}_{Y} \mathcal{E}_{SC} \mathcal{E}_{CLX} \mathcal{E}_{A} \mathcal{E}_{A}$$

この [数1] の係数a00~a22はシステムコントローラ を構成するマイコン(図示せず)より供給される。係数 a <sub>00</sub>~a<sub>22</sub>は後述する補正アンプ16で赤原色信号Rに対 してシェーディング補正係数COEを乗算したとき赤色 画像用の撮像素子のシェーディングが緑色画像用の撮像 素子のシェーディングとほぼ一致するように、あらかじ め赤色画像用および緑色画像用の撮像素子の複数点にお ける感度が測定され、その測定点の感度に基づいて算出 されて不揮発性メモリ(図示せず)に格納されている。 【0016】座標値(X, Y)に対応して2次曲面関数 演算部 1 4 より出力されるシェーディング補正係数CO Eはシェーディング補正手段としての補正アンプ16を 構成する乗算器17に供給される。乗算器17には、撮 像素子から読み出されてディジタル化されたディジタル の赤原色信号Rが供給され、この赤原色信号Rにシェー ディング補正係数COEがかけられることにより、シェ ーディング補正が行われて出力される。この際、座標値 発生部13はセンサーゲートパルスSGをリセット信号 として垂直転送パルスVCLKをカウントすることにより 座標値Yを得ており、CCD固体撮像素子を変則読み出 しで駆動する場合に、当然CCD駆動パルスも通常駆動

時と異なるパルスになる。 【0017】しかし、CCD固体撮像素子に対してどのような変則駆動を行っていても、駆動パルスと出力信号との関係、すなわち、垂直転送パルスV<sub>CLK</sub>の本数と出力信号のライン数は一定である。したがって、駆動パルスの垂直転送パルスV<sub>CLK</sub>をカウントして座標値Yを作っていることにより、CCD固体撮像素子に対してどのような変則駆動を行っていても、座標値Yと出力信号との関係は一定である。

【0018】これにより駆動パルスから使用した座標値をシェーディング補正係数COEに使用することにより、CCD固体撮像素子の変則駆動時においても、正しくシェーディング補正を行うことができる。このようにすることにより、赤色画像用の撮像素子のシェーディン

グが緑色画像用の撮像素子のシェーディングとほぼ一致 するようにシェーディング補正が行われる。

【0019】なお、信号入力がアナログの赤原色信号Rの場合に、補正アンプ16は、たとえば、図3に示すように構成される。すなわち、赤原色信号Rは補正アンプ16を構成するゲインコントロールアンプ18を介して入力され、このゲインコントロールアンプ18のゲインはシェーディング補正係数COEがD/Aコンバータ19でアナログ信号に変換されたもので制御される。また、前記図2は、シェーディング補正ブロック1Rの構成を示しているが、シェーディング補正ブロック1Bも同様に構成され、シェーディング補正ブロック1Bでは、青色画像用の撮像素子のシェーディングが緑色画像用の撮像素子のシェーディングをほぼ一致するようにシェーディング補正が行われる。

【0020】このように、この第1実施の形態では、シェーディング補正ブロック1Rと1Bでそれぞれ赤色画像用と緑色画像用の撮像素子のシェーディングが緑色画像用の撮像素子とほぼ一致するようにシェーディング補正が行われるため、クロマシェーディングの補正を良好に行うことができる。また、撮像素子より得られる赤原色信号Rおよび青原色信号Bにシェーディング補正系数 COEをかけてシェーディング補正するものであり、電気的にシェーディング補正が行われるものであるから、従来のトリオリングとは異なり、大量生産に適した補正を行うことができる。さらに、2次曲面関数で近似したシェーディング補正係数COEが使用されているために、シェーディング補正力が高く、クロマシェーディングをほぼ完全に補正することができる。

【0021】次に、この発明のシェーディング補正装置を適用した別の3板式カラービデオカメラについて説明する。図4は赤色画像用、緑色画像用、青色画像用のCCD撮像素子を備える図2とは異なる3板式カラービデオカメラの構成を示すブロック図である。この図4に示す3板式カラービデオカメラは、クロマシェーディング

および輝度シェーディングの双方の補正が行われるようにしたものである。図4において、図2と対応する部分には、同一符号を付している。赤色画像用、緑色画像用、青色画像用のCCD撮像素子(図示せず)より得られる赤原色信号R、緑原色信号G、青原色信号Bはそれぞれシェーディング補正ブロック5R、5G、5Bホワイトバランスコントロールアンプ2R、2G、2Bガンマ補正回路3R、3G、3Bを介してマトリクス回路4に供給される。

【0022】マトリクス回路4では、赤原色信号R、緑原色信号G、青原色信号Bがマトリクス処理され、輝度信号Y,赤色差信号R-Yおよび青色差信号B-Yが出力される。シェーディング補正ブロック5Rは、図1に示すシェーディング補正ブロック1Rと同様に構成され、シェーディング補正ブロック5Rでは、赤色画像用の撮像素子のシェーディングがほぼゼロとなるようにシェーディング補正が行われる。この場合、マイコンより供給される前記係数a00~a22は、補正アンプ16で赤原色信号Rに対してシェーディング補正係数COEを乗算したとき、赤色画像用の撮像素子のシェーディングがほぼゼロとなるように、あらかじめ赤色画像用の撮像素子の感度が測定され、その測定点の感度に基づいて算出されて不揮発性メモリに格納されている。

【0023】また、シェーディング補正ブロック5G,5Bも図1で示すシェーディング補正ブロック1Rと同様に構成され、シェーディング補正ブロック5G,5Bでは、それぞれ緑色画像用、青色画像用の撮像素子のシェーディングがほぼゼロとなるように、シェーディング補正が行われる。

【0024】このように、この図4で示す3板式カラービデオカメラの場合においては、シェーディング補正ブロック5R,5G,5Bでそれぞれ赤色画像用、緑色画像用、青色画像用の撮像素子のシェーディングがほぼゼロとなるようにシェーディング補正が行われるため、クロマシェーディングおよび輝度シェーディングの双方の補正を良好に行うことができる。撮像素子より得られる赤原色信号R、緑原色白信号G,青原色信号Bにシェーディング補正係数COEをかけてシェーディング補正が行われるから、トリオリングとは異なり、大量生産に適した補正を行うことができる。さらに、2次曲面関数で近似した補正係数COEが使用されるために、シェーディング補正能が高く、クロマシェーディングおよび輝度シェーディングをほぼ完全に補正することができる。

【0025】なお、上記第1実施の形態では、2次曲面 関数演算部14では、補正係数COEを2次曲面関数を 使用して演算するものを示したが、3次以上の曲面関数を使用して演算することもできる。ただし、現状のCCD固体撮像素子で発生しているシェーディングは、その空間的な分布があまり複雑ではなく、2次曲面関数による近似はシェーディング補正という目的には、十分な精度である。また、上記第1実施の形態では、3板式カラービデオカメラに適用した例を示したが、この発明はその他の多板式カラービデオカメラ、単板式のカラービデオカメラ、さらには、白黒ビデオカメラにも同様に適用することができる。

#### [0026]

【発明の効果】以上のように、この発明によれば、N次曲面関数発生手段において水平同期信号をリセット信号としてクロック信号をカウントすることにより水平方向の座標値を得るとともに、垂直方向の座標値は撮像素子のセンサーゲートパルスをリセット信号として撮像素子の垂直転送パルスをカウントすることにより得て、これらの水平方向の座標値と垂直方向の座標値にN次曲面関数係数をかけてシェーディング補正係数を演算し、撮像素子から出力される撮像信号にこのシェーディング補正系数をかけることにより、シェーディングを補正するようにしたので、電子式手ぶれ補正や電子ズームなどの撮像素子の変則駆動時においても、特にハードウェアの増加などを要すること無く、高性能のシェーディング補正を行うことができる。

### 【図面の簡単な説明】

【図1】この発明によるシェーディング補正装置の第1 実施の形態の構成を示すブロック図である。

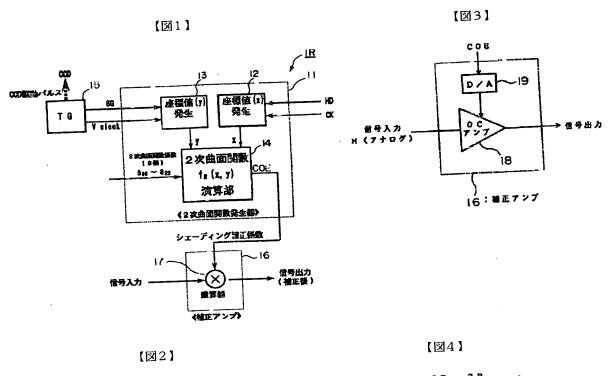
【図2】図1のシェーディング補正装置を適用した3板式カラービデオカメラの構成を示すブロック図である。 【図3】この発明によるシェーディング補正装置における補正アンプの他の実施形態の構成を示すブロック図で

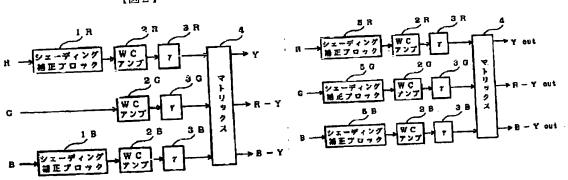
【図4】この発明によるシェーディング補正装置を適用してクロマシェーディングと輝度シェーディングの双方の補正を行う3板式カラービデオカメラの構成を示すブロック図である。

#### 【符号の説明】

ある。

1R, 1B, 5R, 5G, 5B……シェーディング補正 ブロック、2R, 2G, 2B……ホワイトバランスコントロールアンプ、3R, 3G, 3B……ガンマ補正回 路、4……マトリクス回路、11……2次曲面関数発生 器、12, 13……座標値発生部、14……2次曲面関 数演算部、15……タイミング発生器、16……補正アンプ、17……乗算器、18……ゲインコントロールアンプ、19……D/Aコンバータ。





【手続補正書】

【提出日】平成10年11月4日(1998.11.

【補正方法】変更 【補正内容】

4)

[0015]

【手続補正1】

【数1】

【補正対象書類名】明細書

【補正対象項目名】0015

$$f_{R}(X, Y) = {}_{*00} + {}_{*01}Y + {}_{*02}Y^{2} + {}_{*10}X + {}_{*11}XY + {}_{*12}XY^{2} + {}_{*10}X + {}_{*12}XY^{2} + {}_{*10}X + {}_{*12}X^{2}Y + {}_{*22}X^{2}Y^{2} = \cdot \cdot \cdot (1)$$

この [数1] の係数 $a_{00}$ ~ $a_{22}$ はシステムコントローラ を構成するマイコン(図示せず)より供給される。係数a 00~a22は後述する補正アンプ16で赤原色信号Rに対 してシェーディング補正係数COEを乗算したとき赤色 画像用の撮像素子のシェーディングが緑色画像用の撮像 素子のシェーディングとほぼ一致するように、あらかじ (7) 開2000-69371 (P2000-69371A)

め赤色画像用および緑色画像用の撮像素子の複数点における感度が測定され、その測定点の感度に基づいて算出

されて不揮発性メモリ(図示せず)に格納されている。

フロントページの続き

Fターム(参考) 5C022 AA00 AB51 AB55 AB66 AC69 5C024 AA01 CA10 DA01 FA01 FA13 HA10 HA14 HA19 5C065 AA01 BB06 CC01 DD02 DD19 GG10 GG23 GG35